

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

#5

In re Patent Application of:)
ELHARD ET AL.)
Serial No. 10/021,282)
Confirmation No. 8892)
Filing Date: OCTOBER 30, 2001)
For: PRECISE DIGITAL GENERATOR)
PRODUCING CLOCK SIGNALS)

TRANSMITTAL OF CERTIFIED PRIORITY DOCUMENT

Director, U.S. Patent and Trademark Office
Washington, D.C. 20231

Sir:

Transmitted herewith is a certified copy of the
priority French Application No. 0013895.

Respectfully submitted,

Michael W. Taylor

MICHAEL W. TAYLOR
Reg. No. 43,182
Allen, Dyer, Doppelt, Milbrath
& Gilchrist, P.A.
255 S. Orange Avenue, Suite 1401
Post Office Box 3791
Orlando, Florida 32802
Telephone: 407/841-2330
Fax: 407/841-2343
Attorney for Applicant

CERTIFICATE OF MAILING

I hereby certify that this correspondence is being
deposited with the United States Postal Service as first class
mail in an envelope addressed to: DIRECTOR, U.S. PATENT AND
TRADEMARK OFFICE, WASHINGTON, D.C. 20231, on this 7th day of
March, 2002.

Dwight Kimler



BREVET D'INVENTION

CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le 22 OCT. 2001

Pour le Directeur général de l'Institut
national de la propriété industrielle
Le Chef du Département des brevets

Martine PLANCHE

INSTITUT
NATIONAL DE
LA PROPRIÉTÉ
INDUSTRIELLE

SIEGE
26 bis, rue de Saint Petersburg
75800 PARIS cedex 08
Téléphone : 33 (1) 53 04 53 04
Télécopie : 33 (1) 42 93 59 30
www.inpi.fr

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

100-100000

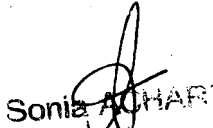
100-100000

REQUÊTE EN DÉLIVRANCE 1/2

Cet imprimé est à remplir lisiblement à l'encre noire

DB 540 W / 260899

REMISE DES PIÈCES DATE 30 OCT 2000 LIEU 54 INPI NANCY N° D'ENREGISTREMENT NATIONAL ATTRIBUÉ PAR L'INPI 0013895 DATE DE DÉPÔT ATTRIBUÉE PAR L'INPI 30 OCT. 2000		1 NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE ■ CABINET BALLOT SCHMIT 9 rue Claude Chappe Technopôle Metz 2000 57070 METZ ■	
Vos références pour ce dossier (facultatif) 015829			
Confirmation d'un dépôt par télécopie <input type="checkbox"/> N° attribué par l'INPI à la télécopie			
2 NATURE DE LA DEMANDE		Cochez l'une des 4 cases suivantes	
Demande de brevet		<input checked="" type="checkbox"/>	
Demande de certificat d'utilité		<input type="checkbox"/>	
Demande divisionnaire		<input type="checkbox"/>	
<i>Demande de brevet initiale</i> <i>ou demande de certificat d'utilité initiale</i>		N°	Date <input type="text"/> / <input type="text"/> / <input type="text"/>
		N°	Date <input type="text"/> / <input type="text"/> / <input type="text"/>
Transformation d'une demande de brevet européen <i>Demande de brevet initiale</i>		<input type="checkbox"/>	N° <input type="text"/> / <input type="text"/> / <input type="text"/>
3 TITRE DE L'INVENTION (200 caractères ou espaces maximum) Générateur digital précis produisant des signaux d'horloge.			
4 DÉCLARATION DE PRIORITÉ OU REQUÊTE DU BÉNÉFICE DE LA DATE DE DÉPÔT D'UNE DEMANDE ANTÉRIEURE FRANÇAISE		Pays ou organisation Date <input type="text"/> / <input type="text"/> / <input type="text"/> N° Pays ou organisation Date <input type="text"/> / <input type="text"/> / <input type="text"/> N° Pays ou organisation Date <input type="text"/> / <input type="text"/> / <input type="text"/> N° <input type="checkbox"/> S'il y a d'autres priorités, cochez la case et utilisez l'imprimé «Suite»	
5 DEMANDEUR		<input type="checkbox"/> S'il y a d'autres demandeurs, cochez la case et utilisez l'imprimé «Suite»	
Nom ou dénomination sociale		STMICROELECTRONICS S.A.	
Prénoms			
Forme juridique		S.A.	
N° SIREN			
Code APE-NAF			
Adresse	Rue	7, Avenue Galliéni	
	Code postal et ville	94250	GENTILLY
Pays		FRANCE	
Nationalité		Française	
N° de téléphone (facultatif)			
N° de télécopie (facultatif)			
Adresse électronique (facultatif)			

REMISE DES PIÈCES DATE 30 OCT 2000 LIEU 54 INPI NANCY N° D'ENREGISTREMENT NATIONAL ATTRIBUÉ PAR L'INPI 0013895		Réservé à l'INPI		DB 540 W / 260899
Vos références pour ce dossier : <i>(facultatif)</i>		015829		
6 MANDATAIRE				
Nom		LECLAIRE		
Prénom		Jean-Louis		
Cabinet ou Société		CABINET BALLOT SCHMIT		
N° de pouvoir permanent et/ou de lien contractuel				
Adresse	Rue	9 rue Claude Chappe		
	Code postal et ville	57070	METZ	
N° de téléphone <i>(facultatif)</i>		03 87 74 81 36		
N° de télécopie <i>(facultatif)</i>		03 87 36 26 76		
Adresse électronique <i>(facultatif)</i>				
7 INVENTEUR (S)				
Les inventeurs sont les demandeurs		<input type="checkbox"/> Oui <input checked="" type="checkbox"/> Non Dans ce cas fournir une désignation d'inventeur(s) séparée		
8 RAPPORT DE RECHERCHE		Uniquement pour une demande de brevet (y compris division et transformation)		
Établissement immédiat ou établissement différé		<input checked="" type="checkbox"/> <input type="checkbox"/>		
Paiement échelonné de la redevance		Paiement en trois versements, uniquement pour les personnes physiques <input type="checkbox"/> Oui <input type="checkbox"/> Non		
9 RÉDUCTION DU TAUX DES REDEVANCES		Uniquement pour les personnes physiques <input type="checkbox"/> Requête pour la première fois pour cette invention <i>(joindre un avis de non-imposition)</i> <input type="checkbox"/> Requête antérieurement à ce dépôt <i>(joindre une copie de la décision d'admission pour cette invention ou indiquer sa référence)</i>		
Si vous avez utilisé l'imprimé «Suite», indiquez le nombre de pages jointes				
10 SIGNATURE DU DEMANDEUR OU DU MANDATAIRE (Nom et qualité du signataire) LECLAIRE Jean-Louis 93.4009			VISA DE LA PRÉFECTURE OU DE L'INPI  Sonia ACHART	

DÉPARTEMENT DES BREVETS

26 bis, rue de Saint Pétersbourg
75800 Paris Cedex 08
Téléphone : 01 53 04 53 04 Télécopie : 01 42 94 86 54

DÉSIGNATION D'INVENTEUR(S) Page N° 1 / 1
(Si le demandeur n'est pas l'inventeur ou l'unique inventeur)

Cet imprimé est à remplir lisiblement à l'encre noire

Vos références pour ce dossier (facultatif)		015829	
N° D'ENREGISTREMENT NATIONAL		0013895	
TITRE DE L'INVENTION (200 caractères ou espaces maximum) Générateur digital précis produisant des signaux d'horloge.			
LE(S) DEMANDEUR(S) : STMICROELECTRONICS S.A. 7, Avenue Galliéni 94250 GENTILLY FRANCE			
DESIGNE(NT) EN TANT QU'INVENTEUR(S) : (Indiquez en haut à droite «Page N° 1/1» S'il y a plus de trois inventeurs, utilisez un formulaire identique et numérotez chaque page en indiquant le nombre total de pages):			
Nom		GAILHARD	
Prénoms		Bruno	
Adresse	Rue	Cabinet BALLOT SCHMIT 9, rue Claude Chappe - Technopôle Metz 2000	
	Code postal et ville	57070	METZ
Société d'appartenance (facultatif)			
Nom		FERRAND	
Prénoms		Olivier	
Adresse	Rue	Cabinet BALLOT SCHMIT 9, rue Claude Chappe - Technopôle Metz 2000	
	Code postal et ville	57070	Metz
Société d'appartenance (facultatif)			
Nom			
Prénoms			
Adresse	Rue		
	Code postal et ville		
Société d'appartenance (facultatif)			
DATE ET SIGNATURE(S) DU (DES) DEMANDEUR(S) OU DU MANDATAIRE (Nom et qualité du signataire) LECLAIRE Jean-Louis -93.4009		CABINET BALLOT-SCHMIT CONSEILS EN PROPRIÉTÉ INDUSTRIELLE 9, rue Claude Chappe Technopôle Metz 2000 57070 METZ	

GENERATEUR DIGITAL PRECIS
PRODUISANT DES SIGNAUX D'HORLOGE

L'invention concerne les générateurs de signal d'horloge du type boucle à verrouillage de phase qui produisent un signal d'horloge haute fréquence à partir d'un signal d'horloge basse fréquence. Parmi ces
5 générateurs, l'invention concerne plus précisément ceux qui utilisent un oscillateur digital produisant des signaux d'horloge dont la période est proportionnelle à un nombre binaire reçu par l'oscillateur.

De manière connue, un tel générateur 10 comprend,
10 conformément à la figure 1, un comparateur 12 et un oscillateur digital 20 associés en série, une sortie OUT de l'oscillateur 20 étant reliée à une entrée du comparateur 12. Le générateur 10 fournit un signal haute fréquence CKHF (de période PHF) à partir d'un signal
15 basse fréquence de référence CKBF (de période PBF).

Le comparateur 12 comprend deux entrées sur lesquelles sont appliqués le signal haute fréquence CKHF et le signal basse fréquence de référence CKBF. Le comparateur 12 compare la période PHF du signal haute
20 fréquence CKHF avec une période souhaitée PHF0. La période souhaitée est par exemple un multiple de la période PBF. Le comparateur 12 produit un nombre NR de N0 bits ayant les caractéristiques suivantes :

- NR augmente si $PHF < PHF0$,
- 25 - NR diminue si $PHF > PHF0$,
- NR est constant sinon.

Le comparateur 12 produit le nombre NR, sur N sorties séries, sous la forme de signaux binaires S(1) à S(N) représentatifs du nombre NR.

30 Dans l'exemple des figures 1, 2, $N = 2^{N0}$ et les signaux S(1) à S(N) indiquent la valeur du nombre NR :

- $S(NR+1) = 1$,

- $S(i) = 0$, pour tout i compris entre 1 et N ,
et $i \neq NR+1$.

Dans un autre exemple, $N = N0$ et les signaux $S(1)$ à $S(N)$ correspondent aux N bits du nombre NR .

5 L'oscillateur digital 20 reçoit les signaux binaires $S(1)$ à $S(N)$ et produit le signal d'horloge CKHF sur la sortie OUT. Il est constitué classiquement d'un nombre impair d'inverseurs associés en série pour former une chaîne. La période du signal CKHF obtenu dépend
10 principalement du nombre d'inverseurs et du temps de propagation d'un 0 et d'un 1 dans chaque inverseur.

Un exemple d'oscillateur 20 est représenté sur la figure 2. Il comprend $N0$ cellules $C(1)$ à $C(N)$ comprenant chacune deux entrées a , b et deux sorties c , d . Les N
15 cellules sont associées en série. Les entrées a , b des cellules $C(1)$ à $C(N-1)$ sont connectées aux sorties c , d des cellules $C(2)$ à $C(N)$. Les sorties c , d de la cellule $C(1)$ sont connectées ensemble et constituent la sortie OUT de l'oscillateur 20. Enfin, des interrupteurs $INTC(1)$
20 à $INTC(N)$ sont connectés entre les entrées a , b de chaque cellule $C(1)$ à $C(N)$. Les interrupteurs $INTC(1)$ à $INTC(N)$ sont commandés par les signaux $S(1)$ à $S(N)$; ils sont fermés lorsque les signaux $S(1)$ à $S(N)$ sont actifs.

Les cellules $C(2)$ à $C(N)$ sont identiques. Chaque
25 cellule comprend notamment un nombre NC pair d'inverseurs connectés en série entre l'entrée a et la sortie c et/ou entre l'entrée b et la sortie d . Des temps $TC0$, $TC1$, éventuellement différents l'un de l'autre, sont nécessaires pour propager un 0, respectivement un 1, dans
30 tous les éléments d'une cellule $C(2)$ à $C(N)$, notamment tous les inverseurs.

La cellule $C(1)$ comprend quant à elle un nombre NC' d'inverseurs connectés en série entre l'entrée a et la sortie b et/ou entre l'entrée c et la sortie d de la
35 cellule $C(1)$. Le nombre NC' est nécessairement impair pour obtenir les oscillations de la chaîne d'inverseurs.

Des temps $TC0'$, $TC1'$, éventuellement différents l'un de l'autre, sont nécessaires pour propager un 0, respectivement un 1, dans tous les éléments de la cellule $C(1)$, notamment tous les inverseurs.

5 Le fonctionnement du générateur 10 de signaux d'horloge est le suivant. Le comparateur fournit un nombre $NR0$ compris entre 0 et $2^{N0}-1$ sous la forme des signaux $S(1)$ à $S(N)$ correspondants : dans l'exemple des figures 1, 2, $S(NR0+1) = 1$ et $S(i) = 0$ pour i compris
10 entre 1 et N , $i \neq NR0+1$. Les interrupteurs $INTC(1)$ à $INTC(N)$ s'ouvrent ou se ferment en fonction des signaux $S(1)$ à $S(N)$. Les cellules $C(NR0+2)$ à $C(N)$ sont isolées et les cellules $C(1)$ à $C(NR0+1)$ forment une chaîne comprenant un nombre total impair d'inverseurs associés
15 en série.

Le temps de propagation d'un 0 ou d'un 1 entre la cellule $C(NR0+1)$ et la cellule $C(1)$ dépend des temps de propagation dans chaque cellule. L'oscillateur 20 fournit sur sa sortie OUT un signal CKHF dont la période est égale à $PHF = (TC0+TC1)*NR+(TC0'+TC1')$ si le temps de propagation dans l'interrupteur $INTC(NR0+1)$ est ignoré. La période PHF est donc proportionnelle au nombre NR fourni par le comparateur.

Si la période PHF du signal CKHF obtenu est
25 inférieure à la période souhaitée $PHF0$, alors le comparateur augmente le nombre NR pour augmenter le nombre de cellules dans la chaîne et ainsi augmenter la période du signal CKHF. Inversement, si la période PHF du signal CKHF obtenu est supérieure à la valeur souhaitée,
30 alors le nombre NR est diminué pour diminuer la période du signal CKHF.

Le nombre NR va ainsi varier progressivement, jusqu'à ce que la période souhaitée $PHF0$ soit atteinte. L'amplitude des variations de NR est modulée en fonction
35 de la différence entre la période PHF réelle du signal CKHF et la période souhaitée. Ainsi, lors du démarrage du

générateur 10, la période PHF est faible, très inférieure à PHF0, et le comparateur va varier le nombre NR de manière importante (+10, +50, +100 si nécessaire) pour augmenter fortement la période PHF. Inversement, lorsque
 5 PHF est proche de PHF0, le nombre NR varie dans des proportions plus réduites (+1, -1) pour obtenir PHF = PHF0.

Lorsque NR augmente, respectivement diminue de 1, une cellule C est ajoutée, respectivement supprimée dans
 10 la chaîne. La variation minimale de la période dans l'oscillateur est donc égale à $TC0+TC1$, c'est-à-dire à la somme des temps de propagation d'un 0 et d'un 1 dans une cellule C. L'incertitude sur la période, qui définit la précision de l'oscillateur 20 est égale à $\Delta P0 = TC0+TC1$.

15 La précision de l'oscillateur dépend ainsi des temps de propagation TC0, TC1 dans les cellules C(2) à C(N0), c'est-à-dire du nombre d'inverseurs NC contenus dans ces cellules, des temps de commutation t0, t1 de ces inverseurs.

20 Pour améliorer la précision de l'oscillateur, il est possible de limiter le nombre d'inverseurs dans une cellule à $NC = 2$ (le minimum) et/ou de diminuer les temps de commutation des inverseurs.

Un inverseur est généralement constitué d'un
 25 transistor de type P et d'un transistor de type N associés en série, la source du transistor P étant connecté à une alimentation VDD et la source du transistor N étant connecté à une masse du circuit. Les grilles des transistors sont connectées ensemble et
 30 constituent l'entrée de l'inverseur. Enfin, les drains des transistors sont connectés ensemble et constituent la sortie de l'inverseur.

Le temps de commutation d'un tel inverseur est proportionnel à L^2 , L étant la longueur de la grille des
 35 transistors. Donc pour diminuer les temps de commutation,

il est nécessaire de diminuer la longueur de grille L des transistors.

Cependant, la longueur de grille L des transistors ne peut être diminuée en delà d'une longueur minimale Lmin, qui dépend notamment de la technologie choisie pour réaliser le circuit intégré. Au delà de cette limite Lmin, il n'est plus possible de réaliser les transistors. Les temps de commutation t_0 , t_1 des inverseurs ne peuvent donc pas être réduits au delà de valeurs minimales t_{0min} , t_{1min} .

En conséquence, les temps de propagation TC_0 , TC_1 dans les cellules C(2) à C(N) sont eux-mêmes limités par des valeurs minimales. Cette solution n'est donc pas suffisante, notamment si une très faible incertitude, par exemple inférieure à 1% est exigée sur la période du signal CKHF obtenu. Par incertitude, il faut comprendre la variation maximale de période du signal CKHF lorsque le nombre NR varie de 1.

L'objet de l'invention est de réaliser un oscillateur différent et particulièrement précis, et un générateur de signaux d'horloge utilisant cet oscillateur. Le générateur de l'invention permet notamment d'obtenir des signaux d'horloge CKHF ayant une fréquence de l'ordre de 50 MHz, à partir d'un signal ayant une fréquence de l'ordre de 1 KHz, avec une incertitude inférieure à 1%.

L'invention concerne un générateur comprenant un oscillateur produisant un signal d'horloge à partir d'un nombre de commande de N bits, N étant un nombre entier supérieur à 1.

Selon l'invention, l'oscillateur comprend :

- un premier groupe de cellules comprenant des cellules, chaque cellule comprenant au moins un inverseur associé en série, et des premiers moyens de sélection pour sélectionner un nombre variable de cellules du

premier groupe de cellules en fonction de $NH0$ bits de poids forts du nombre de commande, et

- un deuxième groupe de cellules comprenant des cellules, chaque cellule comprenant au moins un inverseur associé en série, et des deuxièmes moyens de sélection pour sélectionner une des cellules du deuxième groupe de cellules en fonction de $NL0$ bits de poids faibles du nombre de commande,

les cellules du premier groupe et la cellule du deuxième groupe sélectionnées étant associées en série pour former une chaîne d'inverseurs.

Selon un mode préféré, de réalisation, chaque cellule du deuxième groupe de cellules est affectée d'un poids j compris entre 1 et NL , NL étant un entier compris entre 1 et N . Les deuxièmes moyens de sélection comprennent NL interrupteurs commandés par des signaux représentatifs des $NL0$ bits de poids faibles du nombre de commande. Chaque interrupteur de poids j est associé en série avec une cellule de même poids j appartenant au deuxième groupe de cellules, entre un point d'entrée et un point de sortie.

Deux cellules différentes du deuxième groupe de cellules ont des temps de propagation d'un 0 et d'un 1, différents.

De préférence, la différence entre le temps de propagation d'un 0 et d'un 1 dans une cellule de poids j du deuxième groupe de cellules, et le celui d'une cellule de poids $j-1$ est inférieure à l'incertitude relative souhaitée sur la période du signal d'horloge obtenu.

Lorsque le nombre de commande augmente de 1, une cellule de poids j du deuxième groupe est sélectionnée ; cette cellule sélectionnée est :

- la cellule de poids immédiatement supérieur à celui d'une cellule précédemment sélectionnée, ou

- la cellule de poids le plus faible, une cellule supplémentaire du premier groupe de cellules étant dans ce cas également sélectionnée.

La période du signal d'horloge suit ainsi les variations du nombre de commande.

Le générateur selon l'invention peut comprendre également un comparateur pour comparer la période du signal d'horloge avec une période souhaitée et fournir le nombre de commande sous la forme de N signaux logiques, le nombre de commande variant de la manière suivante :

- le nombre de commande augmente si la période du signal d'horloge est inférieure à la période souhaitée,
- le nombre de commande diminue si la période du signal d'horloge est supérieure à la période souhaitée, et
- le nombre de commande est constant sinon.

Ainsi, lorsque le nombre de commande augmente, respectivement diminue, alors la période du signal d'horloge augmente, respectivement diminue.

Selon le mode préféré de réalisation, le générateur comprend également un premier décodeur, pour décoder les NL_0 bits de poids faibles du nombre de commande et fournir, aux deuxièmes moyens de sélection, un premier jeu de $NL = 2^{NL_0}$ signaux de commande ayant les propriétés suivantes :

- $SDL(j) = 1$ si $j = NRL+1$, pour tout j compris entre 1 et NL , NRL correspondant à la valeur décimale des NL_0 bits de poids faibles du nombre de commande.

Le générateur peut également comprendre, mais pas nécessairement, un deuxième décodeur, pour décoder les NH_0 bits de poids forts du nombre de commande et fournir, aux premiers moyens de sélection, un deuxième jeu de $NH = 2^{NH_0}$ signaux de commande ayant les propriétés suivantes :

- $SDH(i) = 1$ si $i = NRH+1$, pour tout i compris entre 1 et NH , NRH correspondant à la valeur décimale des NH_0 bits de poids forts du nombre de commande.

Un générateur selon l'invention est amélioré par l'ajout d'un circuit de contrôle, pour vérifier l'inéquation suivante :

$$0 \leq (TC0+TC1) + (TD0(1)+TD1(1)) - (TD0(NL)-TD0(NL))$$

5 $TC0+TC1$ étant le temps de propagation d'un 0 et d'un 1 dans une cellule du premier groupe de cellules,

$TD0(1)+TD1(1)$ étant le temps de propagation d'un 0 et d'un 1 dans la cellule de poids le plus faible du deuxième groupe de cellules,

10 $TD0(NL)+TD1(NL)$ étant le temps de propagation d'un 0 et d'un 1 dans la cellule de poids le plus fort du deuxième groupe de cellules,

Le circuit de contrôle produit un signal de commande si l'inéquation n'est pas vérifiée et le comparateur augmente de une unité le nombre de commande 15 lorsqu'il reçoit le signal de commande.

Selon un mode de réalisation du circuit de contrôle, il comprend :

20 - un oscillateur de référence pour produire un signal d'horloge ayant une période de référence proportionnelle à $(TC0+TC1) + (TD0(1)+TD1(1))$

- un oscillateur de mesure pour produire un signal d'horloge ayant une période mesurée 25 proportionnelle à $(TD0(NL)-TD0(NL))$, et

- un circuit de comparaison, pour comparer la période mesurée avec la période de référence et fournir le signal de commande actif si la période mesurée est inférieure à la période de référence.

30

L'invention sera mieux comprise et d'autres caractéristiques et avantages apparaîtront à la lecture de la description qui va suivre, la description faisant 35 référence aux dessins annexés dans lesquels :

- la figure 1 est un schéma fonctionnel d'un générateur de signaux d'horloge connu,

- la figure 2 est un schéma d'un oscillateur connu utilisé dans le circuit de la figure 1,

5 - la figure 3 est un schéma d'un générateur de signaux d'horloge selon l'invention, et

- la figure 4 est un schéma d'un oscillateur du générateur de la figure 3, et

10 - la figure 5 présente des améliorations possibles du générateur de la figure 4.

Les figures 1 et 2 ayant été précédemment décrites et constituant l'état de la technique connue, elles ne sont pas détaillées ici.

15 La figure 3 est un schéma fonctionnel d'un générateur 30 selon l'invention, qui comprend un comparateur 32, deux décodeurs 34, 36 de signaux binaires et un oscillateur 40. Le générateur 40 produit un signal d'horloge CKHF haute fréquence, de période PHF, à partir
20 d'un signal de référence CKBF basse fréquence, de période PBF.

Le comparateur 32 est identique au comparateur 12 et il fonctionne de manière similaire. Il comprend deux entrées sur lesquelles sont appliqués les signaux CKHF et
25 CKBF. Le comparateur 32 compare la période PHF du signal CKHF avec une période souhaitée PHF0. La période souhaitée est par exemple un multiple de la période PBF du signal de référence CKBF. Le comparateur 12 fournit le résultat de la comparaison sous la forme d'un nombre
30 binaire NR de N0 bits ayant les caractéristiques suivantes :

- NR augmente si $PHF < PHF0$,
- NR diminue si $PHF > PHF0$,
- NR est constant sinon.

35 Le nombre binaire NR est produit, sur N0 sorties séries, sous la forme de signaux binaires S(1) à S(N0).

Le décodeur 34 reçoit les signaux $S(1)$ à $S(NL_0)$ correspondant au mot NRL. Le mot NRL correspond aux NL_0 bits de poids faibles du nombre NR. Le décodeur 34 produit $NL = 2^{NL_0}$ signaux logiques $SDL(1)$ à $SDL(NL)$, qui
 5 indiquent la valeur du mot NRL :

$$- SDL(NRL+1) = 1,$$

- $SDL(i) = 0$ pour tout i compris entre 1 et NL et $i \neq NRL+1$.

Le décodeur 36 reçoit les signaux $S(N-NH_0)$ à $S(N)$ correspondant au mot NRH. Le mot NRH correspond aux NH_0 bits de poids forts du nombre NR, NH_0 étant égal à $NH_0 = N - NL_0$. Le décodeur 36 produit $NH = 2^{NH_0}$ signaux logiques $SDH(1)$ à $SDH(NH)$, qui indiquent la valeur du mot
 10 NRH :

$$15 \quad - SDH(NRH+1) = 1,$$

- $SDH(j) = 0$ pour tout j compris entre 1 et NH et $j \neq NRH+1$.

Les décodeurs 34, 36 sont réalisés de manière similaire, selon des schémas connus. Ils comprennent
 20 notamment un ensemble de portes logiques dont le nombre est fonction du nombre de signaux reçus sur leur entrée.

L'oscillateur 40 reçoit, sur $NH+NL$ entrées séries, les signaux $SDL(1)$ à $SDL(NL)$, $SDH(1)$ à $SDH(NH)$ et produit le signal d'horloge CKHF sur une sortie OUT qui est
 25 connectée par ailleurs à une entrée du comparateur 32.

L'oscillateur 40 est détaillé sur la figure 4. Il comprend NH cellules $C(1)$ à $C(NH)$ associées en série ; chaque cellule comprend deux entrées a, b et deux sorties
 30 c, d . Les entrées a, b des cellules $C(1)$ à $C(NH-1)$ sont connectées aux sorties c, d des cellules $C(2)$ à $C(NH)$ et la sortie d de la cellule $C(1)$ est connectée à une sortie OUT de l'oscillateur 40. Des interrupteurs $INTC(1)$ à $INTC(NH)$ sont connectés entre les entrées a et b des
 35 cellules $C(1)$ à $C(NH)$, ils sont commandés par les signaux $SDH(1)$ à $SDH(NH)$. Les interrupteurs $INTC(1)$ à $INTC(NH)$

sont fermés lorsque les signaux $SDH(1)$ à $SDH(NH)$ sont actifs, et ouverts sinon.

L'oscillateur 40 comprend également une cellule $C(0)$, comprenant une entrée E et une sortie S , connectée en série entre la sortie c de la cellule $C(1)$ et la sortie OUT de l'oscillateur 40.

Les cellules $C(2)$ à $C(NH)$ sont identiques. Chaque cellule comprend notamment un nombre NC pair d'inverseurs associés en série entre son entrée a et sa sortie c et/ou entre son entrée b et sa sortie d des cellules. Les cellules $C(2)$ à $C(NH)$ ont des temps de propagation $TC0$, $TC1$, éventuellement différents l'un de l'autre.

La cellule $C(1)$ comprend notamment un nombre NC' impair d'inverseurs associés en série entre son entrée a et sa sortie c et/ou entre son entrée b et sa sortie d .

La cellule $C(0)$ comprend NL branches connectées en parallèle entre l'entrée E et la sortie S de la cellule $C(0)$. Chaque branche comprend, associés en série :

- un interrupteur $INTD(1)$ à $INTD(NL)$ commandé par le signal $SDL(1)$ à $SDL(NL)$, l'interrupteur étant fermé lorsque le signal est actif, et

- une cellule $D(1)$ à $D(NL)$ comprenant un nombre ND pair d'inverseurs associés en série entre une entrée e et une sortie s .

Ainsi, pour des valeurs particulières des signaux $SDL(1)$ à $SDL(NL)$, $SDH(1)$ à $SDH(NH)$, la cellule $C(1)$, un nombre variable de cellules $C(2)$ à $C(NH)$ et une cellule D sont sélectionnées pour former une chaîne de cellules dans l'oscillateur 40. Le nombre total d'inverseurs associés en série dans la chaîne est impair puisque NC , ND sont pairs et NC' est impair. Ceci permet l'oscillation et la production du signal $CKHF$.

Des variantes de l'oscillateur 40 peuvent être envisagées :

L'oscillateur 40 est obtenu en ajoutant la cellule C(0) dans l'oscillateur 20 connu. Cette cellule C(0) est ajoutée en série avec les autres, dans l'exemple de la figure 4, elle est placée entre la cellule C(1) et la
 5 sortie OUT de l'oscillateur.

La cellule C(0) pourrait être aisément déplacée et mise en série, par exemple entre une entrée et une sortie de deux cellules C(2) à C(NH) adjacentes.

La cellule C(0) peut être ajoutée de la même façon
 10 dans tout autre type d'oscillateur connu, qui utilise un ensemble d'inverseurs associés en série pour produire un signal CKHF dont la période est proportionnelle au nombre d'inverseurs sélectionnés.

Dans l'oscillateur 40, les cellules C(2) à C(NH)
 15 comprennent un nombre NC pair d'inverseurs, la cellule C(1) comprend un nombre NC' impair d'inverseurs et les cellules D(1) à D(NH) comprennent chacune un nombre ND pair d'inverseurs. Ces choix de NC, NC', ND permet d'assurer que, quel que soit la valeur du nombre NR
 20 fourni par le comparateur, le nombre total d'inverseurs associés en série dans la chaîne soit impair. Cette condition est en effet indispensable pour obtenir des oscillations.

Cependant, d'autres choix de NC, ND, NC' peuvent
 25 être faits. Par exemple, il est possible de choisir NC' pair et ND impair. Dans ce cas, on utilise de préférence une cellule C(1) identique aux cellules C(2) à C(NH). Il est également nécessaire, si ND est choisi impair, de prendre en compte la différence entre les temps de
 30 propagation d'un 0 et d'un 1 dans les cellules D pour les dimensionner correctement.

Dans l'oscillateur 40, les cellules C(2) à C(NH) sont sélectionnées à partir des signaux SDH(1) à SDH(NL), obtenus par décodage des bits de poids forts du nombre NR
 35 fourni par le comparateur. Cependant si un oscillateur selon l'invention est réalisé à partir de cellules C(1),

C(NH0) utilisant directement les signaux S(N-NH0) à S(N) correspondant aux bits de poids forts de NR, alors le décodeur 36 est bien sûr supprimé.

5 Toutes les cellules D(1) à D(NL) comprennent un même nombre ND d'inverseurs associés en série, et dans chaque cellule, les inverseurs sont identiques. Comme ND est pair, les temps de propagation d'un 0 ou d'un 1 sont identiques dans une même cellule D(j) :

10
$$TD0(j) = TD1(j) = TD(j)$$

Les inverseurs sont cependant différents d'une cellule D à l'autre. Ils ont notamment des temps de commutation différents d'une cellule D à l'autre. Les temps de commutation des cellules D vérifient les

15 inéquations suivantes :

$$0 \leq 2 * (TD(2) - TD(1)) \leq \Delta P$$

$$0 \leq 2 * (TD(3) - TD(2)) \leq \Delta P$$

....

$$0 \leq 2 * (TD(NL) - TD(NL-1)) \leq \Delta P$$

20
$$0 \leq (TC0 + TC1) + 2 * (TD(1) - TD(NL)) \leq \Delta P$$

TD(j) est le temps de propagation, d'un 0 ou d'un 1, dans la cellule D(j), et

ΔP est l'incertitude souhaitée sur la période PHF du signal haute fréquence produit par l'oscillateur, en

25 d'autre termes ΔP est la variation maximale souhaitée de la période PHF du signal CKHF lorsque NR varie de 1.

Il est à noter que les cellules D(1) à D(NL) ne sont pas nécessairement très rapides. Elles peuvent même avoir des temps de propagation supérieurs à ceux des

30 cellules C(1) à C(NH), ce qui facilite leur réalisation.

Par contre, ce qui est important, c'est que la différence entre les temps de propagation de deux cellules D adjacentes soit faible, c'est-à-dire que les inéquations décrites ci-dessus soient vérifiées.

Dans la pratique, pour réaliser les cellules D, on utilise des inverseurs ayant des grilles de longueur différente d'une cellule à l'autre. Les temps de commutation des inverseurs sont proportionnels à L^2 , L étant la longueur de grille des inverseurs. Les inverseurs ayant la plus petite longueur de grille sont donc utilisés pour réaliser la cellule D(1) et les inverseurs ayant la plus grande longueur de grille sont utilisés pour réaliser la cellule D(NL).

Le fonctionnement de l'oscillateur 40 est similaire à celui de l'oscillateur 20. Dans l'exemple ci-dessous, on suppose que $N = 5$, $NL0 = 2$ et $NH0 = 3$. L'oscillateur 40 comprend donc $NH = 2^{NH0} = 8$ cellules C(1) à C(8) et sa cellule C(0) comprend $NL = 2^{NL0} = 4$ cellules D(1) à D(4). On suppose par ailleurs que le comparateur 32 du générateur 30 produit le nombre binaire $NR0 = 01010$ et que la période PHF est inférieure à sa valeur souhaitée.

Le circuit 36 décode le nombre $NRH = 010$, correspondant aux $NH0$ bits de poids forts de NR , et il fournit le signal actif $SDH(3) = 1$ permettant de sélectionner les composantes C(1) à C(3). Les signaux $SDH(1)$, $SDH(2)$, $SDH(4)$ à $SDH(8)$ sont inactifs, égaux à 0.

Le circuit 34 décode le nombre $NRL = 10$, correspondant aux $NL0$ 2 bits de poids faibles de NR , et il fournit le signal actif $SDL(3) = 1$ permettant de sélectionner la cellule D(3). Les signaux $SDL(1)$, $SDL(2)$, $SDL(4)$ sont inactifs, égaux à 0. La période PHF du signal CKHF obtenu est égale à $2 \cdot (TC0 + TC1) + (TC0' + TC1') + 2 \cdot TD(3)$.

Si NR augmente de 1, alors $NR = NR0 + 1 = 01011$. $NRH = 010$, est identique, les composantes C(1) à C(3) sont sélectionnées. Par contre, le décodage du nombre $NRL = 11$ fournit le signal actif $SDL(4) = 1$ permettant de sélectionner la cellule D(4). Comme le temps de propagation $TD(4)$ est de la cellule D(4) est supérieur à celui $TD(3)$ de la cellule D(3), la période augmente. De

plus, la variation de période est inférieure à ΔP car $2*(TD(4)-TD(3)) < \Delta P$.

Si NR augmente encore de 1, alors NR = 01100. NRH = 011, est modifié et son décodage fournit le signal SD2(4) = 1, permettant de sélectionner les composantes C(1) à C(4). Le nombre NRL = 00 est également modifié et son décodage fournit le signal SDL(1) = 1 permettant de sélectionner la cellule D(1). Une cellule C supplémentaire et la cellule D(1) sont ainsi ajoutées dans la chaîne. Comme $(TC0+TC1) + 2*(TD(1) - TD(4)) \leq \Delta P$, la période augmente et la variation de période est inférieure à ΔP .

Ainsi, si NR augmente, alors la période PHF augmente en conséquence. Inversement si NR diminue, alors la période PHF diminue en conséquence.

Le fonctionnement global du générateur 30 est similaire à celui du générateur 10. Le comparateur modifie le nombre NR en fonction de la différence entre la période PHF et sa valeur souhaitée PHF0. Par exemple si, lors du démarrage du générateur, la période PHF est faible, très inférieure à sa valeur souhaitée, alors le comparateur augmente le nombre NR de manière importante (+5, +50, +100) pour augmenter la période PHF en conséquence. Dans un autre exemple si, lors du démarrage du générateur, la période PHF est importante, très supérieure à sa valeur souhaitée, alors le comparateur diminue le nombre NR de manière importante (-5, -50, -100) pour augmenter la période PHF en conséquence. Par contre, lorsque la période PHF est proche de sa valeur souhaitée PHF0, alors l'amplitude des variations du nombre NR varie dans des proportions plus réduites (+2, -1, +1).

Par rapport à l'oscillateur 20, l'oscillateur 40 de l'invention est beaucoup plus précis car l'incertitude sur la période PHF du signal CKHF obtenu est très réduite. Par incertitude, il faut comprendre la variation

maximale de période du signal CKHF lorsque le nombre NR varie de 1.

L'incertitude sur la période PHF du signal CKHF obtenu est égale à la différence entre les temps de propagation d'un 0 et d'un 1 dans deux cellules D adjacentes. L'incertitude est donc égale à ΔP .

Par rapport à l'incertitude ΔP_0 sur la période du signal CKHF fourni par l'oscillateur 20 de l'art antérieur, l'incertitude ΔP de l'oscillateur 40 est de l'ordre de $\Delta P = \Delta P_0 / 2^{N_{LO}}$. Dans l'exemple décrit plus haut, l'incertitude est ainsi divisée par 4, la précision de l'oscillateur 40 est donc bien meilleure que celle de l'oscillateur 20.

Si la précision souhaitée pour le générateur est très sévère, c'est-à-dire si l'incertitude ΔP souhaitée sur la période du signal d'horloge CKHF est très faible, alors il faut choisir un nombre N_{H0} grand, c'est à dire une cellule $C(0)$ comprenant un grand nombre de cellules D.

Comme on l'a vu précédemment, les temps de commutation des inverseurs d'une cellule sont proportionnels à L^2 , L étant la longueur de grille des transistors constituant les inverseurs. Les inverseurs ayant la plus petite longueur de grille sont utilisés pour réaliser la cellule $D(1)$ et les inverseurs ayant la plus grande longueur de grille sont utilisés pour réaliser la cellule $D(NL)$.

Cependant, les variations du procédé de fabrication du circuit intégré apportent notamment une imprécision absolue ΔL sur les longueurs de grille de tous les transistors. ΔL est constante pour tous les transistors d'un même circuit intégré. L'imprécision ΔL entraîne évidemment une incertitude sur les temps de commutation des inverseurs et donc sur les temps de propagation dans les cellules $D(1)$ à $D(NL)$.

Dans des conditions très défavorables, il est alors possible, que l'inéquation suivante ne soit plus respectée :

$$(eq. NL) \quad 0 \leq (TC0 + TC1) + 2*(TD(1) - TD(NL))$$

5. Dans ce cas, il n'est plus possible d'assurer que la période PHF du signal CKHF produit par l'oscillateur 40 augmente, respectivement diminue, lorsque le nombre NR augmente, respectivement diminue. En conséquence, la précision souhaitée ΔP ne peut plus être atteinte.

10 Ce problème apparaît clairement dans l'exemple ci-dessous. On suppose que $N = 5$, $NL0 = 2$ et $NH0 = 3$. L'oscillateur 40 comprend donc $NH = 2^{NH0} = 8$ composantes $C(1)$ à $C(8)$ et $NL = 2^{NL0} = 4$ cellules $H(1)$ à $H(4)$. On suppose également que le comparateur 32 produit le nombre
15 binaire $NR0 = 01010$. Enfin, on suppose que $2*TD(4)$ est supérieur à $TC0+TD0 + 2*TD(1)$.

Pour $NR = NR0 = 01010$, la cellule $D(3)$ et les cellules $C(1)$ à $C(3)$ sont sélectionnées. La période PHF est égale à $PHF = 2*(TC0+TC1)+(TC0'+TC1')+2*TD(3)$.

20 Lorsque NR est augmenté de 1, $NR = NR0+1 = 01011$, la cellule $D(4)$ et les cellules $C(1)$ à $C(3)$ sont sélectionnées. La période du signal CKHF obtenu augmente donc puisque le temps de propagation $TD(4)$ dans la cellule $D(4)$ est supérieur au temps de propagation $TD(3)$
25 dans la cellule $D(3)$. L'augmentation de période est inférieure à ΔP .

Lorsque NR est de nouveau augmenté de 1, $NR = NR0+1 = 01100$, la cellule $D(1)$ et les cellules $C(1)$ à $C(4)$ sont sélectionnées. Comme $2*TD(4)$ est supérieur à
30 $TC0+TC1 + TD(1)$, la période du signal CKHF obtenu diminue, alors qu'elle aurait du augmenter avec NR.

La figure 5 présente une amélioration possible du générateur de signal d'horloge de la figure 4, qui permet
35 de supprimer les problèmes évoqués ci-dessus, et

d'améliorer encore la précision du signal d'horloge CKHF produit par le générateur.

La figure 5 montre un circuit de contrôle 50 qui vérifie si l'inéquation (eq. NL) citée précédemment est
 5 satisfaite ou non et qui, si nécessaire, fournit un signal de commande pour piloter le comparateur 32.

Le circuit de contrôle 50 comprend un oscillateur de référence OSCref, un oscillateur OSC(NL) et un comparateur COMP(NL).

10 L'oscillateur OSCref fournit un signal d'horloge CKref dont la période est égale à :

$$PCKref = X * ((TC0 + TC1) + 2 * TD(1))$$

X étant un nombre entier.

L'oscillateur OSCref est obtenu en associant en
 15 série dans une boucle, une cellule F et X paquets de cellules. L'entrée du premier paquet est connectée à la sortie du deuxième paquet, ..., l'entrée du X-1^{ième} paquet est connectée à la sortie du X^{ième} paquet, et l'entrée du X^{ième} paquet est connectée à la sortie de la cellule F dont
 20 l'entrée est connectée à la sortie du premier paquet.

Chaque paquet comprend une cellule identique aux cellules C(2) à C(NH) de l'oscillateur 40 et une cellule D(1) associés en série. Le signal CKref est par exemple fourni sur la sortie du premier paquet.

25 La cellule F est une cellule comprenant un nombre impair, par exemple égal à 1, d'inverseurs associés en série. La cellule F est indispensable car les cellules C(2) à C(NH) et la cellule D(1) comprennent des nombres pair d'inverseurs associés en série. Les oscillations ne
 30 sont donc pas possibles sans la cellule F. Par ailleurs, si X est grand, alors les temps de propagation d'un 0 et d'un 1 dans la cellule F ont peu d'influence sur la période PCKref, ils ont été négligés.

L'oscillateur OSC(NL) fournit quant à lui un signal
 35 d'horloge CK(NL) dont la période est égale à :

$$PCK(NL) = X * 2 * TD(NL)$$

L'oscillateur OSC(NL) est similaire à l'oscillateur OSCref, il comprend une cellule F et X paquets de cellules, chaque paquet comprenant une cellule D(NL) identique à celle de l'oscillateur 40. L'entrée du premier paquet est connectée à la sortie du deuxième
 5 paquet, ..., l'entrée du X-1^{ème} paquet est connectée à la sortie du X^{ème} paquet, et l'entrée du X^{ème} paquet est connectée à la sortie de la cellule F dont l'entrée est connectée à la sortie du premier paquet. Le signal CK(NL)
 10 est produit par exemple sur une sortie du premier paquet.

Le comparateur COMP(NL) comprend deux entrées sur lesquelles sont appliqués les signaux CK(NL) et CKref. Le comparateur compare la période PCK(NL) avec la période du signal CKref, et il fournit, au comparateur 32, un signal
 15 de commande Cde(NL) qui a les caractéristiques suivantes:

- Cde(NL) est actif si $PCK(NL) > PCKref$, c'est-à-dire si l'inéquation suivante n'est plus vérifiée :

$$(eq. NL) \quad 0 \leq (TC0 + TC1) + 2*(TD(1) - TD(NL))$$

- Cde(NL) est inactif sinon.

20 Lorsqu'il reçoit le signal Cde(NL), le comparateur 32 incrémente de 1 le nombre NR. Cette augmentation de 1 s'ajoute éventuellement à d'autres augmentations du nombre NR prévues par ailleurs et dues à la différence entre la période PHF et sa valeur souhaitée.

25 L'exemple ci-dessous montre l'intérêt et le fonctionnement du générateur 30 utilisant l'oscillateur 40 et le circuit de contrôle 50.

Les mêmes hypothèses que dans l'exemple précédent sont conservées, et en particulier $2*TD(4)$ est supérieur
 30 à $TC0+TC1 + TD(1)$.

Pour $NR = NR0 = 01010$, la cellule D(3) et les cellules C(1) à C(3) sont sélectionnées.

Comme $TD(4) > TC0+TC1 + TD(1)$, le signal Cde(4) est actif et NR est augmenté de 2 au lieu de 1. Le signal NR
 35 prend donc directement la valeur 01100, la cellule D(1) et les cellules C(1) à C(3) sont sélectionnées et la

période augmentée. La cellule C(4) n'est finalement pas sélectionnée, elle est simplement évitée.

Le circuit de contrôle 50 peut être amélioré en ajoutant un oscillateur OSC(NL-1) et un comparateur COMP(NL-1) similaires aux éléments OSC(NL) et COMP(NL). Ceci permet de vérifier l'inéquation suivante :

$$(eq\ NL-1) \quad 0 \leq (TC0 + TC1) + 2 * (TD(1) - TD(NL-1))$$

L'oscillateur OSC(NL-1) fournit un signal d'horloge CK(NL-1) dont la période est égale à :

$$PCK(NL) = X * 2 * TD(NL-1)$$

L'oscillateur OSC(NL-1) est similaire à l'oscillateur OSC(NL), il comprend une cellule F et X paquets de cellules, chaque paquet comprenant une cellule D(NL-1) identique à celle de l'oscillateur 40.

Le comparateur COMP(NL-1) comprend deux entrées sur lesquelles sont appliqués les signaux CK(NL-1) et CKref. Le comparateur compare la période PCK(NL-1) avec la période du signal CKref, et il fournit, au comparateur 32, un signal de commande Cde(NL-1) qui a les caractéristiques suivantes :

- Cde(NL-1) est actif si $PCK(NL-1) > PCKref$, c'est-à-dire si l'inéquation (NL-1) n'est pas vérifiée.
- Cde(NL-1) est inactif sinon.

Lorsqu'il reçoit le signal Cde(NL-1), le comparateur 32 augmente de 1 le nombre NR. Cette augmentation de une unité s'ajoute à l'augmentation de une unité due au signal de commande Cde(NL) et éventuellement à d'autres augmentation prévues par ailleurs et dues à la différence entre la période PHF et sa valeur souhaitée. Ainsi, si le signal Cde(NL-1) est actif, alors les cellules D(NL) et D(NL-1) ne sont pas sélectionnées si NR augmente, elles sont tout simplement évitées.

Bien sûr, si nécessaire, il est possible d'ajouter d'autres oscillateurs OSC(NL-2) à OSC(1) et des

comparateurs COMP(NL-2) à COMP(1) associés, pour vérifier toutes les inéquations relatives aux cellules D(1) à D(NL-2) :

$$\begin{aligned} & \text{(eq NL-2)} \quad 0 \leq (TC0 + TC1) + 2*(TD(1) - TD(NL-2)) \\ 5 \quad & \text{(eq NL-3)} \quad 0 \leq (TC0 + TC1) + 2*(TD(1) - TD(NL-3)) \\ & \dots \\ & \text{(eq 2)} \quad 0 \leq (TC0 + TC1) + 2*(TD(1) - TD(2)) \end{aligned}$$

Selon une variante, le signal Cde(NL) est produit
10 et pris en compte par le comparateur 32 uniquement si la cellule D(NL-1) est sélectionnée. Dans ce cas, l'oscillateur OSC(NL) et le comparateur COMP(NL) sont activés chaque fois que la cellule D(NL-1) est sélectionnée. Le signal Cde(NL-1) est produit de manière
15 similaire : il est produit et pris en compte par le comparateur 32 uniquement si la cellule D(NL-2) est sélectionnée.

Dans une autre variante, l'oscillateur OSC(NL) et le comparateur COMP(NL) sont activés lors du démarrage de
20 l'oscillateur et le signal Cde(NL), actif ou inactif, est mémorisé ; il est ensuite pris en compte le comparateur 32 uniquement si la cellule D(NL-1) est sélectionnée. Le signal Cde(NL-1) est produit de manière similaire : il est produit au démarrage de l'oscillateur et mémorisé, il
25 est ensuite pris en compte uniquement lorsque la cellule D(NL-2) est sélectionnée. Cette variante est intéressante car elle consomme moins d'énergie que la précédente. En effet, l'oscillateur OSC(NL) et le comparateur COMP(NL) peuvent être désactivés dès que le signal Cde(NL) est
30 mémorisé.

De préférence, l'oscillateur OSC(NL-1) et le comparateur COMP(NL-1) associés sont utilisés (soit au démarrage soit chaque fois que la cellule D(NL-2) est sélectionnée) uniquement si le signal Cde(NL) est actif,
35 ce qui limite encore la consommation du circuit.

REVENDECATIONS

1. Générateur comprenant un oscillateur produisant un signal d'horloge (CKHF) à partir d'un nombre de commande (NR) de N bits, N étant un nombre entier supérieur à 1, le générateur étant caractérisé

5 en ce que l'oscillateur (40) comprend :

- un premier groupe de cellules comprenant des cellules (C(1) à C(NH)), chaque cellule comprenant au moins un inverseur associé en série, et des premiers moyens de sélection pour sélectionner un nombre variable
10 de cellules du premier groupe de cellules en fonction de NH0 bits de poids forts du nombre de commande (NR), et

- un deuxième groupe de cellules comprenant des cellules (D(1) à D(NL)), chaque cellule comprenant au moins un inverseur associé en série, et des deuxièmes
15 moyens de sélection pour sélectionner une des cellules du deuxième groupe de cellules en fonction de NL0 bits de poids faibles du nombre de commande (NR),

les cellules du premier groupe et la cellule du deuxième groupe sélectionnées étant associées en série
20 pour former une chaîne d'inverseurs.

2. Générateur selon la revendication 1, caractérisé en ce que chaque cellule (C(1) à C(NL)) du deuxième
25 groupe de cellules est affectée d'un poids j compris entre 1 et NL,

en ce que les deuxièmes moyens de sélection comprennent NL interrupteurs (INTD(1) à INTD(NL)) commandés par des signaux (SDL(1) à SDL(NL)) représentatifs des NL0 bits de poids faibles du nombre de
30 commande (NR), chaque interrupteur (INTD(j)) étant associé en série avec une cellule de même poids j entre un point d'entrée (E) et un point de sortie (S).

3. Générateur selon la revendication 1, caractérisé en ce que deux cellules différentes du deuxième groupe de cellules, de poids respectifs j , k , $j \neq k$, ont des temps de propagation d'un 0 et d'un 1 ($TD0(j)+TD1(j)$, $TD0(k)+TD1(k)$) différents.

4. Générateur selon la revendication 1, caractérisé en ce que la différence entre le temps de propagation ($TD0(j)+TD1(j)$) d'un 0 et d'un 1 dans une cellule de poids j du deuxième groupe de cellules, et le celui ($TD0(j-1) + TD1(j-1)$) d'une cellule de poids $j-1$ est inférieure à l'incertitude (ΔP) relative sur la période du signal (CKHF) d'horloge obtenu.

5. Générateur selon la revendication 1, caractérisé en ce que, lorsque le nombre de commande (NR) augmente de 1, une cellule ($D(j)$) de poids j du deuxième groupe est sélectionnée, cette cellule sélectionnée est:

- la cellule de poids immédiatement supérieur à celui d'une cellule ($D(j-1)$) précédemment sélectionnée, ou

- la cellule de poids le plus faible ($D(1)$, une cellule $C(i+1)$ supplémentaire du premier groupe de cellules étant dans ce cas également sélectionnée.

25

6. Générateur selon la revendication 1, caractérisé en ce qu'il comprend également un comparateur (32) pour comparer la période (PHF) du signal d'horloge (CKHF) avec une période souhaitée (PHF0) et fournir le nombre de commande (NR) sous la forme de N signaux logiques ($S(1)$ à $S(N)$), le nombre de commande variant de la manière suivante :

- le nombre de commande (NR) augmente si la période (PHF) du signal d'horloge (CKHF) est inférieure à la période souhaitée (PHF0),

35

- le nombre de commande (NR) diminue si la période (PHF) du signal d'horloge (CKHF) est supérieur à la période souhaitée (PHF0), et
- le nombre de commande (NR) est constant sinon.

5

7. Générateur selon la revendication 1, caractérisé en ce qu'il comprend également un premier décodeur (34), pour décoder les $NL0$ bits de poids faibles du nombre de commande (NR) et fournir, aux deuxièmes moyens de sélection, un premier jeu de $NL = 2^{NL0}$ signaux de commande (SDL(1) à SDL(NL)) ayant les propriétés suivantes :

10

- SDL(j) = 1 si $j = NRL+1$, pour tout j compris entre 1 et NL, NRL correspondant à la valeur décimale des $NL0$ bits de poids faibles du nombre de commande (NR).

15

8. Générateur selon la revendication 1, caractérisé en ce qu'il comprend également un deuxième décodeur (36), pour décoder les $NH0$ bits de poids forts du nombre de commande (NR) et fournir, aux premiers moyens de sélection, un deuxième jeu de $NH = 2^{NH0}$ signaux de commande (SDH(1) à SDH(NH)) ayant les propriétés suivantes :

20

- SDH(i) = 1 si $i = NRH+1$, pour tout i compris entre 1 et NH, NRH correspondant à la valeur décimale des $NH0$ bits de poids forts du nombre de commande (NR).

25

9. Générateur selon la revendication 1, caractérisé en ce qu'il comprend également un circuit de contrôle (50), pour vérifier l'inéquation suivante :

30

$$0 \leq (TC0+TC1) + (TD0(1)+TD1(1)) - (TD0(NL)+TD1(NL))$$

TC0+TC1 étant le temps de propagation d'un 0 et d'un 1 dans une cellule du premier groupe de cellules,

TD0(1)+TD1(1) étant le temps de propagation d'un 0 et d'un 1 dans la cellule (D(1)) de poids le plus faible

35

du deuxième groupe de cellules,

TD0(NL)+TD1(NL) étant le temps de propagation d'un 0 et d'un 1 dans la cellule (D(NL)) de poids le plus fort du deuxième groupe de cellules,

le circuit de contrôle produisant un premier signal de contrôle (Cde(NL)) si l'inéquation n'est pas vérifiée.

10. Générateur selon la revendication 9, caractérisé en ce que le circuit de contrôle (50) comprend :

- un oscillateur de référence (OSCref) pour produire un signal d'horloge ayant une période de référence proportionnelle à $(TC0+TC1) + (TD0(1)+TD1(1))$
- un premier oscillateur de mesure (OSC(NL)) pour produire un signal d'horloge ayant une première période mesurée proportionnelle à $(TD0(NL)+TD1(NL))$, et
- un premier circuit de comparaison (COMP(NL)), pour comparer la première période mesurée avec la période de référence et fournir le premier signal de contrôle (Cde(NL)) actif si la période mesurée est inférieure à la période de référence.

11. Générateur selon la revendication 9, caractérisé en ce que le comparateur (32) augmente de une unité le nombre de commande (NR) lorsqu'il reçoit le signal de contrôle (Cde(NL)).

12. Générateur selon la revendication 10, caractérisé en ce que, pour vérifier l'inéquation :

$$0 \leq (TC0+TC1)+(TD0(1)+TD1(1))-(TD0(NL-1)+TD1(NL-1)),$$

TC0+TC1 étant le temps de propagation d'un 0 et d'un 1 dans une cellule du premier groupe de cellules,

le circuit de contrôle comprend également :

- un deuxième oscillateur de mesure (OSC(NL-1)) pour produire un signal d'horloge ayant une deuxième période mesurée proportionnelle à $(TD0(NL-1)+TD1(NL-1))$,

et

- un deuxième circuit de comparaison (COMP(NL-1)), pour comparer la deuxième période mesurée avec la période de référence et fournir un deuxième signal de contrôle (Cde(NL-1)) actif si la période mesurée est inférieure à la période de référence.

13. Générateur selon l'une des revendications 10 à 12, caractérisé en ce que le circuit de contrôle est activé au démarrage de l'oscillateur, le premier signal de contrôle (Cde(NL)) et/ou le deuxième signal de contrôle (Cde(NL-1)) produits par le circuit de contrôle étant mémorisés.

14. Générateur selon la revendication 13, caractérisé en ce que le premier signal de contrôle (Cde(NL)) est pris en compte uniquement lorsque la cellule (D(NL-1)) de poids NL-1 du deuxième groupe de cellules est sélectionnée.

15. Générateur selon la revendication 13, caractérisé en ce que le deuxième signal de contrôle (Cde(NL-1)) est pris en compte uniquement lorsque la cellule (D(NL-2)) de poids NL-2 du deuxième groupe de cellules est sélectionnée.

16. Générateur selon l'une des revendications 10 à 12, caractérisé en ce que le circuit de contrôle est activé chaque fois que la cellule (D(NL-1)) de poids NL-1 du deuxième groupe de cellules est sélectionnée.

17. Générateur selon l'une des revendications 10 à 12, caractérisé en ce que le circuit de contrôle est activé chaque fois que la cellule (D(NL-2)) de poids NL-2 du deuxième groupe de cellules est sélectionnée.

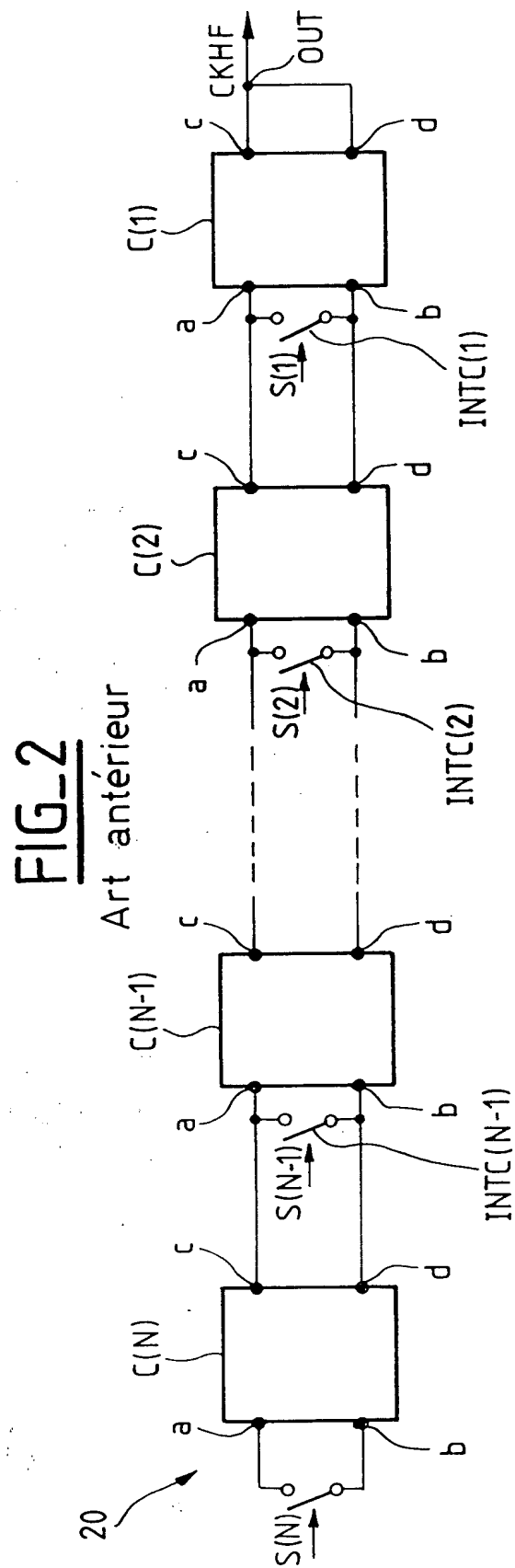
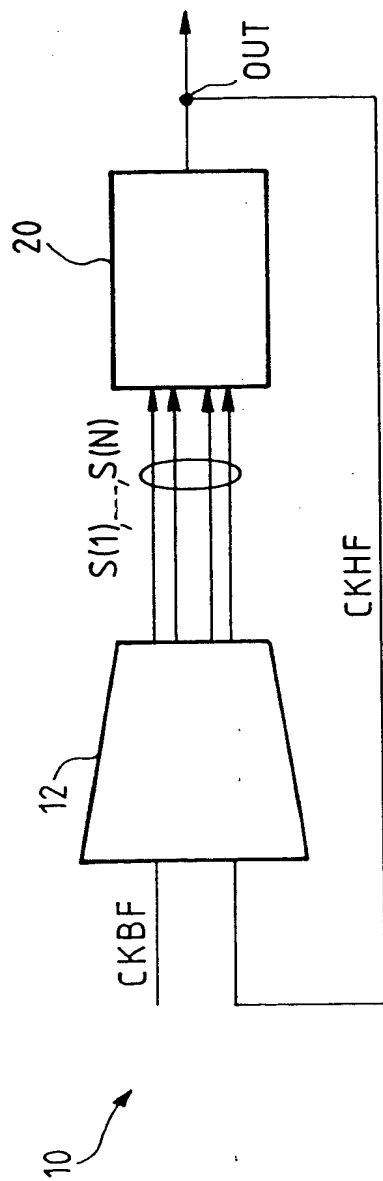


FIG. 3

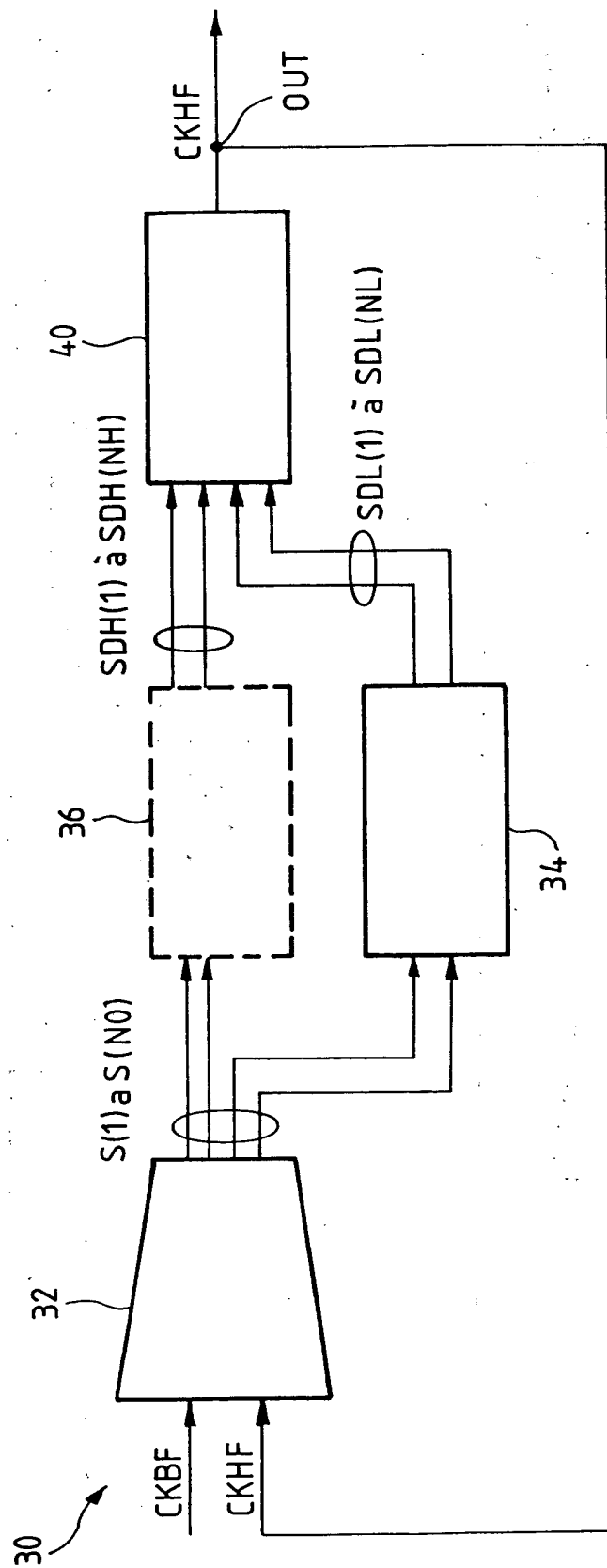


FIG-4

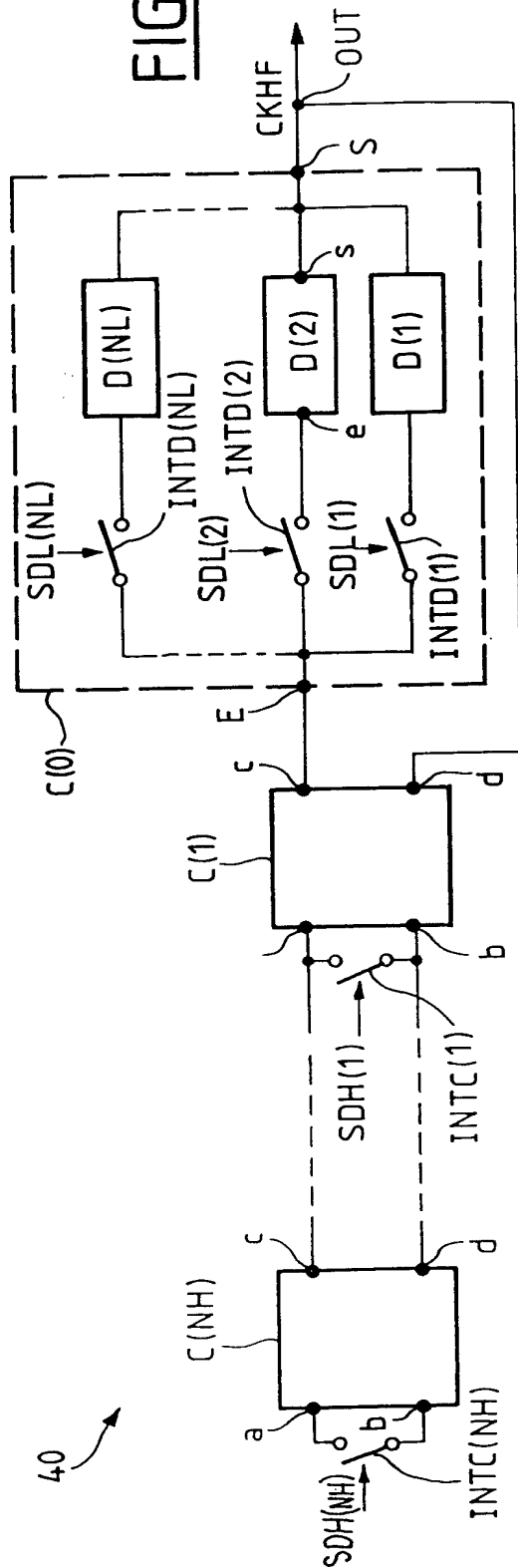


FIG-5

